



“Tradición y Excelencia en la formación de Ingenieros”  
Desde 1926

Sede Central - Campus de la UNA, San Lorenzo | Sede Isla Bogado, Luque | Filial Ayolas, Misiones.

### **RESOLUCIÓN D N° 843/2025**

**“POR LA CUAL SE AUTORIZA LA CONVOCATORIA A LICITACIÓN DE MENOR CUANTÍA NACIONAL N° 041/2025 “ADQUISICIÓN DE PROCESADOR (GPU) Y FUENTE DE ALIMENTACIÓN PARA LA MAESTRÍA DE POSG01-32 AD REFERENDUM A LA REPROGRAMACIÓN PRESUPUESTARIA” ID N° 474943, Y SE APRUEBA EL PLIEGO DE BASES Y CONDICIONES”.**

Campus de la UNA, San Lorenzo, 12 de septiembre del 2025

#### **VISTO:**

- Lo dispuesto en el Art. 84° del Estatuto de la Universidad Nacional de Asunción.
- La Ley N° 7408 y su decreto reglamentario N° 3248/2025.
- La Resolución CD N° 1584/2025/002 del Consejo Directivo de la FIUNA.
- El Memorando N° 004/2025 de la Coordinación Académica del Programa de Maestría POSG01-32.
- La Ley 7021/22, de Suministros y Contrataciones Públicas, vigente a partir del 19 de febrero del 2024, su decreto reglamentario y las disposiciones concordantes emitidas por la DNCP; y,

#### **CONSIDERANDO:**

Que, el Estatuto de la Universidad Nacional de Asunción en el Art. 84° determina de manera clara y expresa los deberes y atribuciones del Decano, asignándole en el inciso m) “*Dictar resoluciones y aplicar sanciones que correspondan de acuerdo con su competencia y el régimen disciplinario de la UNA*”.

La Ley N° 7408 “Que aprueba el Presupuesto General de la Nación para el ejercicio fiscal 2025” y su decreto reglamentario N° 3248/2025.

Que, mediante Resolución CD N° 1584/2025/002 el Consejo Directivo de la Facultad de Ingeniería UNA, aprueba el Programa Anual de Contrataciones de la Facultad de Ingeniería de la Universidad Nacional de Asunción para el Ejercicio Fiscal 2025.

Que, conforme al Memorándum N° 004/2025 de fecha 29 de agosto del 2025, el Prof. Dr. Diego Stalder, Coordinador Académico del Programa de Maestría POSG01-32 de la FIUNA, remite las especificaciones técnicas para la adquisición de equipos informáticos para el Programa de Maestría en Ciencias de la Inteligencia Artificial.

Que, el procedimiento reúne los requisitos exigidos para la convocatoria respectiva, cuyo monto estimado se ajusta al Art. 34°. Inc. b) Licitación de menor cuantía, y el Art. 45° en la cual solicita aprobar mediante resolución la convocatoria y el pliego de bases y condiciones de los procedimientos de contratación de la Ley N° 7021/2022 “De contrataciones Públicas”.

Por lo tanto, en uso de sus facultades Legales y Estatutarias;

**EL DECANO DE LA FACULTAD DE INGENIERÍA DE LA  
UNIVERSIDAD NACIONAL DE ASUNCIÓN  
RESUELVE:**



Tel.: 021 729 00 10 / secretaria@ing.una.py / Casilla de correos 765 / Página 1 de 3

#### **Misión**

Formar profesionales en ciencias de la ingeniería, innovadores, éticos capaces de contribuir al bienestar de la sociedad a través de la aplicación y difusión del conocimiento científico de calidad que son generados en nuestros programas de pre grado, grado, posgrado y proyectos de investigación orientados a resolver las necesidades de la sociedad y contribuir en el desarrollo nacional.

#### **Visión**

Ser una institución educativa de excelencia, moderna, ética e innovadora en la formación de profesionales en las ciencias de la ingeniería con una sólida oferta de formación estructurada, transparente, de calidad, orientada a las necesidades de la sociedad, priorizando las investigaciones relevantes comprometidas con el medio ambiente y de impacto en el desarrollo nacional.

#### **Valores**

Compromiso, Integridad, Ética, Respeto, Solidaridad, Transparencia, Excelencia, Equidad e Inclusividad.



“Tradición y Excelencia en la formación de Ingenieros”  
Desde 1926

Sede Central - Campus de la UNA, San Lorenzo | Sede Isla Bogado, Luque | Filial Ayolas, Misiones.

**RESOLUCIÓN D Nº 843/2025**

**“POR LA CUAL SE AUTORIZA LA CONVOCATORIA A LICITACIÓN DE MENOR CUANTÍA NACIONAL Nº 041/2025 “ADQUISICIÓN DE PROCESADOR (GPU) Y FUENTE DE ALIMENTACIÓN PARA LA MAESTRÍA DE POSG01-32 AD REFERENDUM A LA REPROGRAMACIÓN PRESUPUESTARIA” ID Nº 474943, Y SE APRUEBA EL PLIEGO DE BASES Y CONDICIONES”.**

Campus de la UNA, San Lorenzo, 12 de septiembre del 2025

**Art. 1º) Autorizar** la convocatoria a Licitación de Menor Cuantía Nacional Nº 041/2025 “ADQUISICIÓN DE PROCESADOR (GPU) Y FUENTE DE ALIMENTACIÓN PARA LA MAESTRÍA DE POSG01-32 AD REFERENDUM A LA REPROGRAMACIÓN PRESUPUESTARIA” ID Nº 474943.

**Art. 2º) Aprobar** el Pliego de Bases y Condiciones (PBC), de la convocatoria a Licitación de Menor Cuantía Nacional Nº 041/2025, conforme a cuanto determinan las disposiciones legales vigentes, para la “ADQUISICIÓN DE PROCESADOR (GPU) Y FUENTE DE ALIMENTACIÓN PARA LA MAESTRÍA DE POSG01-32 AD REFERENDUM A LA REPROGRAMACIÓN PRESUPUESTARIA” ID Nº 474943.

| ITEM | DESCRIPCIÓN                                                | EETT                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           | Cant |
|------|------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|------|
| 1    | Procesador Gráfico (GPU), según especificaciones técnicas. | 1. Memoria de Video (VRAM)<br>o Capacidad mínima: 32 GB<br>o Tipo: GDDR7<br>o Ancho de bus: 512 bits<br>o Ancho de banda mínimo: 1,792 GB/s<br>2. Procesamiento y Rendimiento<br>o Potencia de cálculo en precisión simple (FP32): ≥ 104.77 TFLOPS<br>o Rendimiento en trazado de rayos (Ray Tracing) de tiempo real acorde a estándares de última generación.<br>o Capacidad de escalado mediante algoritmos basados en inteligencia artificial en tiempo real: DLSS 4 o superior.<br>3. Compatibilidad y Estándares<br>o Interfaz: PCI Express 5.0 x16 Certificación PCI-SIG para PCI Express 5.0.<br>o Soporte para APIs: DirectX 12 Ultimate o superiores.<br>o Soporte para codificación y decodificación por hardware en formatos H.264, H.265 (HEVC) y AV1.<br>4. Consumo y Alimentación<br>o Potencia de diseño térmico (TDP): mínimo 575 W<br>o Conector de alimentación de 16 pines (12VHPWR) o adaptador equivalente certificado para la potencia indicada.<br>5. Salidas de Video<br>o Mínimo: 3 × DisplayPort 2.1b y 1 × HDMI 2.1b<br>o Resolución máxima soportada: 7680×4320 a 165 Hz con DSC.<br>6. Refrigeración<br>o Sistema de enfriamiento dimensionado para mantener la GPU dentro de especificaciones térmicas bajo carga máxima y con niveles de ruido acordes a operación profesional. | 1    |

**Misión**

Formar profesionales en ciencias de la ingeniería, innovadores, éticos capaces de contribuir al bienestar de la sociedad a través de la aplicación y difusión del conocimiento científico de calidad que son generados en nuestros programas de pre grado, grado, posgrado y proyectos de investigación orientados a resolver las necesidades de la sociedad y contribuir en el desarrollo nacional.

**Visión**

Ser una institución educativa de excelencia, moderna, ética e innovadora en la formación de profesionales en las ciencias de la ingeniería con una sólida oferta de formación estructurada, transparente, de calidad, orientada a las necesidades de la sociedad, priorizando las investigaciones relevantes comprometidas con el medio ambiente y de impacto en el desarrollo nacional.

**Valores**

Compromiso, Integridad, Ética, Respeto, Solidaridad, Transparencia, Excelencia, Equidad e Inclusividad.



“Tradición y Excelencia en la formación de Ingenieros”  
Desde 1926

Sede Central - Campus de la UNA, San Lorenzo | Sede Isla Bogado, Luque | Filial Ayolas, Misiones.

**RESOLUCIÓN D N° 843/2025**

**“POR LA CUAL SE AUTORIZA LA CONVOCATORIA A LICITACIÓN DE MENOR CUANTÍA NACIONAL N° 041/2025 “ADQUISICIÓN DE PROCESADOR (GPU) Y FUENTE DE ALIMENTACIÓN PARA LA MAESTRÍA DE POSG01-32 AD REFERENDUM A LA REPROGRAMACIÓN PRESUPUESTARIA” ID N° 474943, Y SE APRUEBA EL PLIEGO DE BASES Y CONDICIONES”.**

Campus de la UNA, San Lorenzo, 12 de septiembre del 2025

| ITEM | DESCRIPCIÓN                                              | EETT                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    | Cant |
|------|----------------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|------|
| 2    | Fuente de Alimentación, según especificaciones técnicas. | <ul style="list-style-type: none"> <li>• Potencia nominal continua: 1000 W o superior.</li> <li>• Certificación de eficiencia: 80 PLUS Gold o superior.</li> <li>• Compatibilidad con estándar ATX 3.0.</li> <li>• Al menos 1 conector 12VHPWR (16 pines) para 600 W y 4 conectores PCIe 8 pines.</li> <li>• Cableado totalmente modular.</li> <li>• Sistema de protección: OVP, OCP, SCP, OPP y OTP.</li> <li>• Cumplimiento de normativas internacionales de seguridad y medio ambiente (CE, FCC, RoHS).</li> <li>• Ventilador de control térmico con bajo nivel de ruido.</li> </ul> | 1    |

**Art. 3º) Autorizar** a la Unidad Operativa de Contrataciones, dependiente de la Dirección de Administración de la FIUNA a realizar modificaciones de la Convocatoria a Licitación de Menor Cuantía Nacional N° 041/2025 “ADQUISICIÓN DE PROCESADOR (GPU) Y FUENTE DE ALIMENTACIÓN PARA LA MAESTRÍA DE POSG01-32 AD REFERENDUM A LA REPROGRAMACIÓN PRESUPUESTARIA” ID N° 474943, según necesidad.

**Art. 4º) Encargar** a la Unidad Operativa de Contrataciones dependiente de la Dirección de Administración de la FIUNA a proseguir con los trámites pertinentes.

**Art. 5º) Comunicar** a quienes corresponda y cumplido, archivar.

  
**Mag. Sonia Emilce León Cañete**  
Secretaría

  
**Prof. Dr. Ing. Rubén Alcides López Santacruz**  
Decano

**Misión**

Formar profesionales en ciencias de la ingeniería, innovadores, éticos capaces de contribuir al bienestar de la sociedad a través de la aplicación y difusión del conocimiento científico de calidad que son generados en nuestros programas de pre grado, grado, posgrado y proyectos de investigación orientados a resolver las necesidades de la sociedad y contribuir en el desarrollo nacional.

**Visión**

Ser una institución educativa de excelencia, moderna, ética e innovadora en la formación de profesionales en las ciencias de la ingeniería con una sólida oferta de formación estructurada, transparente, de calidad, orientada a las necesidades de la sociedad, priorizando las investigaciones relevantes comprometidas con el medio ambiente y de impacto en el desarrollo nacional.

**Valores**

Compromiso, Integridad, Ética, Respeto, Solidaridad, Transparencia, Excelencia, Equidad e Inclusividad.